

This Page Is Inserted by IFW Operations
and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

**As rescanning documents *will not* correct images,
please do not report the images to the
Image Problems Mailbox.**

THIS PAGE BLANK (USPTO)



(19) BUNDESREPUBLIK
DEUTSCHLAND



DEUTSCHES
PATENTAMT

(12) Übersetzung der
europäischen Patentschrift

(87) EP 0 453 229 B1

(10) **DE 691 26 565 T 2**

(51) Int. Cl.⁶:
G 11 B 20/18
H 04 N 5/94
H 04 N 7/00
H 03 M 7/30

DE 691 26 565 T 2

(21) Deutsches Aktenzeichen:	691 26 565.8
(86) Europäisches Aktenzeichen:	91 303 349.4
(86) Europäischer Anmeldetag:	16. 4. 91
(87) Erstveröffentlichung durch das EPA:	23. 10. 91
(87) Veröffentlichungstag der Patenterteilung beim EPA:	18. 6. 97
(47) Veröffentlichungstag im Patentblatt:	2. 1. 98

(30) Unionspriorität:

101298/90	17.04.90	JP
15190/91	06.02.91	JP

(73) Patentinhaber:

Matsushita Electric Industrial Co., Ltd., Kadoma,
Osaka, JP

(74) Vertreter:

Grünecker, Kinkeldey, Stockmair & Schwanhäusser,
Anwaltssozietät, 80538 München

(84) Benannte Vertragsstaaten:

DE, FR, GB, NL

(72) Erfinder:

Kato, Shiro, Hirakata-shi, Osaka-fu 573-01, JP; Juri,
Tatsuro, Osaka-shi, Osaka-fu 534, JP; Nishino,
Masakazu, Kashiwara-shi, Osaka-fu 582, JP

(54) Verfahren zur Übertragung von Codes mit variabler Länge

Anmerkung: Innerhalb von neun Monaten nach der Bekanntmachung des Hinweises auf die Erteilung des europäischen Patents kann jedermann beim Europäischen Patentamt gegen das erteilte europäische Patent Einspruch einlegen. Der Einspruch ist schriftlich einzureichen und zu begründen. Er gilt erst als eingelegt, wenn die Einspruchsgebühr entrichtet worden ist (Art. 99 (1) Europäisches Patentübereinkommen).

Die Übersetzung ist gemäß Artikel II § 3 Abs. 1 IntPatÜG 1991 vom Patentinhaber eingereicht worden. Sie wurde vom Deutschen Patentamt inhaltlich nicht geprüft.

DE 691 26 565 T 2

91 303 349.4

MATSUSHITA ELECTRIC INDUSTRIAL CO., LTD.

TITEL DER ERFINDUNG

Verfahren zur Übertragung von Codes variabler Länge

HINTERGRUND DER ERFINDUNG

1. Erfindungsgebiet

Die vorliegende Erfindung betrifft ein Verfahren zur Übertragung (deren Definition den Begriff des "Aufzeichnens" einschließen soll) codierter Daten variabler Länge mit geringerer Anfälligkeit für Übertragungsfehler.

2. Beschreibung des Standes der Technik

Codierung mit variabler Länge, z.B. die Huffman-Codierung, ist in großem Umfang verwendet worden, um eine hochwirksame Datenübertragung zu erzielen, bei der einzelnen Daten, die häufig benutzt werden, kurze Codewörter zugewiesen werden, so daß die Gesamtmenge zu Übertragender Codeelemente minimiert werden kann.

Im allgemeinen werden Codewörter variabler Länge Datenspeicherfeldern in dem Übertragungsformat zugewiesen und später mit einem für die Übertragung modulierten Fehlerkorrekturcode verbunden. Die Codewörter variabler Länge werden in dem Datenspeicherfeld vom vorderen Ende an in der bitseriellen Anordnung ausgerichtet.

Fig. 1 zeigt eine Gruppe von Codewörtern variabler Länge, die beim Stand der Technik einem gegebenen Bereich zur Übertragung zugewiesen wird. Genauer, neun Codewörter variabler Länge C1 bis C9 werden einem Datenspeicherfeld zugewiesen, das eine Länge von 23 Bit aufweist (zur Erleichterung der Beschreibung kleiner als eine übliche Größe).

Der schraffierte Bereich in Fig. 1 stellt einen freien Platz dar, wo kein Codewort variabler Länge geladen wird. Da die Zuweisung von Codewörtern variabler Länge an das Datenspeicherfeld in der Regel einen solchen Lückenplatz übrigläßt, wird zusätzliche Information benötigt, um das Ende eines Stromes der Speicherdaten anzugeben.

Für die Anwendung solcher Information gibt es einige Verfahren, die

ein Verfahren zum Hinzufügen eines bestimmten Codes (bezeichnet als Markierungscode) zu dem Ende des Stromes der in dem Datenspeicherfeld gespeicherten Codewörter variabler Länge sowie ein Verfahren zur getrennten Übertragung der Information über die Größe des Codewortstromes variabler Länge als Nebeninformation einschließen. Obwohl jedes Verfahren bei der vorliegenden Erfindung annehmbar ist, wird die Beschreibung mit Bezug auf ein Verfahren vonstattengehen, das einen Markierungscode verwendet. Der Markierungscode wird durch C9 in Fig. 1 als das Ende des Codewortstromes variabler Länge zeigend dargestellt.

Da jedes variabel lange Codewort eine unterschiedliche Länge aufweist, wird ein Fehler, falls er auftritt, verbreitet werden. Als Folge werden die variabel langen Codewörter nach der Stelle des Fehlers nicht mehr richtig decodiert werden.

Der Nachteil des Verfahrens des Standes der Technik zum Übertragen variabel langer Codewörter, die einfach in einer Reihe angeordnet sind, ist, daß, wenn ein Fehler in einem Datenspeicherfeld auftritt, die variabel langen Codewörter nach der Fehlerstelle in dem Speicherfeld nicht mehr richtig decodiert werden (siehe "An experimental study for a home-use digital VTR" von C. Yamamitsu et al., IEEE Trans. CE, CE-35, Nr. 3, August 1989, Seiten 450-457). Die Fehlerstelle wird durch die Markierung X in Fig. 1 bezeichnet, und der Rest der variabel langen Codewörter, der nicht richtig decodiert werden kann, wird durch den Pfeil mit durchgezogener Linie angedeutet.

Es ist bekannt, daß zur Erleichterung der Aufzeichnung oder Übertragung von Videosignalen, die große Datenmengen tragen, die Daten durch eine hochwirksame Codierung so verdichtet werden, daß kein bemerkbarer Fehler in wiedergegebenen Bildern erscheinen kann. Eine solche hochwirksame Codierung umfaßt gewöhnlich orthogonale Transformation und Codierung variabler Länge.

Es sind verschiedene TV-Systeme entwickelt worden, z.B. EDTV und Hochzeilen-TV, deren Bildseitenverhältnis 16:9 verglichen mit 4:3 im herkömmlichen TV-System ist. Folglich wird eine verbesserte Codierungsvorrichtung zum Verarbeiten verschiedener Arten von Videosignalen benötigt. Eine bekannte Codierungsvorrichtung, die zum Verarbeiten der mit einem 4:3 Bildseitenverhältnis verbundenen Videosignale bestimmt ist, kann jedoch keine spezifisch codierten Daten handhaben, die aus

Videosignalen des 16:9 Bildseitenverhältnisses mittels der hochwirksamen Codierung erzeugt werden.

ZUSAMMENFASSUNG DER ERFINDUNG

Es ist eine Hauptaufgabe der vorliegenden Erfindung, ein Verfahren zur Übertragung von Codewörtern variabler Länge bereitzustellen, bei dem, während die Wirksamkeit der Datenübertragung hoch bleibt, der Übertragungsfehler minimiert wird, so daß größere Zahlen der variabel langen Codewörter erfolgreich übertragen werden können.

Um das Ziel zu erreichen, umfaßt das erfindungsgemäße Verfahren zur Übertragung von Codewörtern variabler Länge, bei dem zwei Gruppen von Codewörtern variabler Länge in einer spezifischen Reihenfolge in ein Datenspeicherfeld mit einer gegebenen Bitlänge zur Übertragung eingeordnet werden, einen ersten Schritt zum Einordnen der Codewörter variabler Länge der ersten Gruppe in das Datenspeicherfeld in einer Reihenfolge vom vorderen Ende zum hinteren Ende hin, und einen zweiten Schritt zum Einordnen der Codewörter variabler Länge der zweiten Gruppe in das Datenspeicherfeld in einer umgekehrten Reihenfolge vom hinteren Ende zum vorderen Ende hin.

Die Decodierung von Codewörtern variabler Länge kann folglich nicht nur vom vorderen Ende des Datenspeicherfeldes an, sondern auch vom hinteren Ende an begonnen werden. Die Wirksamkeit der Übertragung wird daher nicht mehr verschlechtert werden, und wenn ein Übertragungsfehler auftritt, werden mehr Codewörter variabler Länge als beim Stand der Technik erfolgreich decodiert werden.

KURZBESCHREIBUNG DER ZEICHNUNGEN

Fig. 1 zeigt eine Anordnung von Codewörtern variabler Länge, die durch ein Verfahren des Standes Technik zur Übertragung von variabel langem Code in ein Datenspeicherfeld eingeordnet werden.

Fig. 2-a ist eine Darstellung, die ein erstes Beispiel des Einordnens von Codewörtern variabler Länge in ein Datenspeicherfeld zeigt, das mit einem Verfahren zur Übertragung von variabel langem Code der vorliegenden Erfindung verbunden ist.

Fig. 2-b ist eine Darstellung, die ein zweites Beispiel des Einordnens von Codewörtern variabler Länge in ein Datenspeicherfeld zeigt, das

mit einem Verfahren zur Übertragung von variabel langem Code der vorliegenden Erfindung verbunden ist.

Fig. 3 ist ein Blockschaltbild einer Datenübertragungsvorrichtung, das eine Ausführung der vorliegenden Erfindung zeigt.

Fig. 4 ist ein Blockschaltbild einer in Fig. 3 gezeigten Codierungsschaltung variabler Länge.

Fig. 5 ist ein Blockschaltbild einer in Fig. 3 gezeigten Packungsschaltung.

Fig. 6 ist ein Blockschaltbild einer in Fig. 3 gezeigten Entpackungsschaltung.

Fig. 7 ist ein Blockschaltbild einer in Fig. 3 gezeigten Decodierungsschaltung variabler Länge.

BESCHREIBUNG DER BEVORZUGTEN AUSFÜHRUNGEN

Die Prinzipien eines erfindungsgemäßen Verfahrens zur Übertragung codierter Daten variabler Länge werden vor bevorzugten Ausführungen der vorliegenden Erfindung zuerst beschrieben werden.

Die vorliegende Erfindung liegt in der Übertragung von zwei Gruppen in einem Datenspeicherfeld angeordneter Codewörter variabler Länge. Die variabel langen Codewörter der ersten Gruppe werden in einer Reihenfolge vom vorderen Ende des Datenspeicherfeldes an ausgerichtet, und die Codewörter der zweiten Gruppe werden in einer umgekehrten Reihenfolge vom hinteren Ende desselben an ausgerichtet. Die zwei Gruppen variabel langer Codewörter können voneinander abweichende Daten enthalten oder können einen Satz von Codewörtern variabler Länge darstellen.

Fig. 2-a und 2-b zeigen das Einordnen codierter Daten variabler Länge in ein Datenspeicherfeld, das mit dem Übertragen variabel langer Codewörter der vorliegenden Erfindung verbunden ist. Zum Zweck des Vergleichens mit dem Stand der Technik sind die Größe des Datenspeicherfeldes und die Anzahl der zu übertragenden variabel langen Codewörter mit denen des Standes der Technik identisch. Die variabel langen Codewörter C1 bis C9 werden in zwei, eine erste und eine zweite, Gruppen geteilt und in ein gegebenes Datenspeicherfeld eingeordnet.

Die variabel langen Codewörter der ersten Gruppe werden in einer Reihenfolge vom vorderen Ende des Datenspeicherfeldes an zum hinteren Ende hin angeordnet (in der durch die gestrichelten Pfeil in Fig. 2-a und 2-b bezeichneten Richtung). Die variabel langen Codewörter der zweiten Gruppe werden in einer umgekehrten Richtung vom hinteren Ende desselben an zum vorderen Ende hin angeordnet (in der durch den Pfeil in Strichpunktlinien in Fig. 2-a und 2-b bezeichneten Richtung).

Die Zuweisung der in Fig. 2-a gezeigten Codewörter wird nun beschrieben.

Die in Fig. 2-a gezeigten Codewörter werden in zwei Gruppen geteilt, so daß die Daten (oder die Gesamtzahl von Bits) beider Gruppen nahezu gleich sind. Die Bits der variabel langen Codewörter C1 bis C5 werden summiert, bis sie etwa die Hälfte der gesamten Bitlänge, 23 Bits, des Datenspeicherfeldes ausmachen. C1 bis C5 bilden folglich zusammen mit dem Markierungscode C9 die erste Gruppe, während die restlichen Codewörter C6 bis C8 die zweite Gruppe bilden.

Wenn zwischen der ersten und zweiten Gruppe ein freier Raum von S Bits vorhanden ist, wird er mit S-Bit Pseudodaten DM gefüllt, die dem Ende der zweiten Gruppe hinzugefügt werden. Die Pseudodaten DM werden aus einem S-Bit Teil eines variabel langen Codewortes gebildet, das mehr als S Bits enthält.

Wenn die, dem Ende der zweiten Gruppe hinzugefügten Pseudodaten decodiert werden, zeigen sie an, daß die Decodierung über die Grenze (das Ende des Markierungscodes C9) zwischen der ersten und zweiten Gruppe hinweg vorgenommen wird. Folglich können alle Daten der zweiten Gruppe durch Decodieren eines Bereiches vor der Grenze der ersten Gruppe wiedergewonnen werden.

Die Zuweisung der in Fig. 2-b gezeigten Codewörter wird nun beschrieben.

Die in Fig. 2-b gezeigten Codewörter werden in zwei Gruppen geteilt, so daß sowohl die Anzahl der variabel langen Codewörter als auch die Daten beider Gruppen nahezu gleich sind.

Um die Anzahl der variabel langen Codewörter abzugleichen, besteht die erste Gruppe aus den ungeradzahligen C1, C3, C5, C7 und C9, und die zweite Gruppe besteht aus den geradzahligen C2, C4, C6 und C8.

Die Zuweisung wird außerdem vorgenommen, um den zwei Gruppen zu erlauben, eine fast gleiche Menge der codierten Daten zu befördern. Dieser Vorgang ist ähnlich dem Trennen einer Vielzahl zu übertragender Codewörter variabler Länge in zwei gleiche Datengruppen durch Packen der variabel langen Codewörter. Das Packen bewirkt, daß die Häufigkeit der Darstellung jedes variabel langen Codewortes in Stellen gleichmäßig ist, wodurch die erste und zweite Gruppe nahezu dieselbe Menge an Daten aufweisen werden.

Die variabel langen Codewörter der ersten und zweiten Gruppe werden abwechselnd wortweise decodiert, bis der Markierungscode erkannt wird. Da alle variabel langen Codewörter Wort für Wort decodiert werden, werden die Pseudodaten DM nicht mehr benötigt.

Die Decodierung der in Fig. 2-a und 2-b gezeigten variabel langen Codewörter wird bei Anwesenheit eines Übertragungsfehlers beschrieben.

Die Fehlerstellen, die zum Vergleich mit denen des Standes der Technik identisch ausersehen sind, werden in Fig. 2-a und 2-b durch die X-Marken dargestellt. Während die Decodierung von Codewörtern variabler Länge in einer der zwei Gruppen durch einen Übertragungsfehler unterbrochen wird, kann, wie abgebildet, die Decodierung der anderen Gruppe fortgesetzt werden, bis ein weiterer Fehler angetroffen wird. Die restlichen nicht decodierten Codewörter werden in einem durch den durchgezogenen Pfeil in Fig. 2 bezeichneten Bereich gehalten und erscheinen insbesondere im Vergleich zu dem Stand der Technik in verminderter Zahl.

Die Anzahl von Codewörtern variabler Länge, die decodiert wird, wenn der Übertragungsfehler durch einen Einbitfehler verursacht wird, wird zum Vergleich zwischen der Übertragung beim Stand der Technik von Codewörtern variabler Länge, die wie in Fig. 1 gezeigt angeordnet sind, und dem Verfahren der vorliegenden Erfindung zum Übertragen von Codewörtern variabler Länge, die wie in Fig. 2-a und 2-b gezeigt angeordnet sind, berechnet.

Es wird angenommen, daß die Häufigkeit des Auftretens eines Übertragungsfehlers in jeder Bitstelle des Datenspeicherfeldes gleich ist.

Wenn ein Fehler am vorderen Ende der variabel langen Codewörter im Datenspeicherfeld nach dem Stand der Technik auftritt, werden keine Daten richtig decodiert werden. Wenn ein Fehler im hinteren Ende des

Datenspeicherfeldes auftritt, beträgt die Anzahl von Daten, die un-decodiert bleiben, 1 oder 0. Folglich wird gesagt, daß im Durchschnitt die Hälfte der gesamten Daten decodiert werden kann.

Bei dem Verfahren der vorliegenden Erfindung zur Übertragung von Codewörtern variabler Länge, die wie in Fig. 2-a oder 2-b gezeigt angeordnet sind, beeinflußt ein Signalfehler nur eine der zwei Gruppen der variabel langen Codewörter, deren Bitlänge fast gleich ist. Das heißt, eine Hälfte der Daten in der Gruppe, wo sich der Fehler befindet, wird im Durchschnitt richtig decodiert, während alle Daten in der anderen Gruppe, wo kein Fehler auftritt, erfolgreich decodiert werden. Folglich wird ermittelt, daß erfindungsgemäß $3/4$ der gesamten Daten richtig decodiert werden.

Genau gesagt, wenn eine der zwei Gruppen einen Fehler aufweist, wird das Ende der anderen Gruppe weniger wahrnehmbar. Die zwei Gruppen sind jedoch in der Bitmenge fast gleich, und die meisten der Daten können durch Decodierung von beiden Enden des Datenspeicherfeldes zum mittleren Bereich decodiert werden.

Nun ist klar, daß es die erfindungsgemäße Übertragung von Codewörtern variabler Länge erlaubt, im Vergleich zum Stand der Technik mehr Daten ohne Verringerung der Codierungswirksamkeit zur Wiedergabe zu decodieren. Genauer, die Decodierung von Daten wird um ca. 50% angehoben, wenn nur ein Einbitfehler vorhanden ist.

Obwohl die in Fig. 2-a und 2-b gezeigte Anordnung der variabel langen Codewörter einen der ersten Gruppe hinzugefügten Markierungscode enthält, kann der zweiten Gruppe ein weiterer Markierungscode hinzugefügt werden.

Es ist außerdem möglich, daß ein bekanntes Verfahren zum Einfügen eines Synchronisationscodes zwischen zwei angrenzende variabel lange Codewörter zum Bereitstellen der Grenze der Fehlerausbreitung oder zum getrennten Übertragen eines Nebeninformationssignals, das das Ende einer Gruppe der Codewörter variabler Länge kennzeichnet, zusätzlich in der vorliegenden Erfindung verwendet wird.

Fig. 3 zeigt eine Übertragungsvorrichtung, die das Verfahren der vorliegenden Erfindung zur Übertragung von Codewörtern variabler Länge verwendet, bei der die Codewörter variabler Länge in einem Datenspei-

cherfeld wie in Fig. 2-b gezeigt angeordnet sind.

Wie in Fig. 3 gezeigt werden ein Eingangsanschluß 301 zum Empfangen von Daten D, die in Codewörter variabler Länge zu codieren sind, ein Sender 302, eine Übertragungsleitung 303, ein Empfänger 304 und ein Ausgangsanschluß 305 zum Liefern der Daten D, die decodiert und übertragen worden sind, bereitgestellt.

Der Sender 302 umfaßt eine Codierungsschaltung variabler Länge 306 zum Codieren der vom Anschluß 301 gelieferten Daten D in eine Reihe von Daten V, die wiederum in Blöcken an eine Packungsschaltung 307 zum Anordnen der Daten V jedes Blocks in einem Datenspeicherfeld des Übertragungsformats, eine Fehlerkorrektur-Codierungsschaltung 308 und eine Modulationsschaltung 309 geliefert werden.

Der Empfänger 304 umfaßt eine Demodulationsschaltung 310, eine Fehlerkorrekturschaltung 311 zur Erkennung und Korrektur eines Fehlers in dem empfangenen variabel langen Codewort C, eine Entpackungsschaltung 312 zum Rückgewinnen der Daten V aus dem Datenspeicherfeld durch eine umgekehrte Aktion des Ladens in der Packungsschaltung 307 und eine Decodierungsschaltung variabler Länge 313 zum Decodieren der Daten V durch eine umgekehrte Aktion der Codierung variabler Länge in der Codierungsschaltung variabler Länge 306 in die ursprünglichen Daten D, die dann vom Anschluß 305 abgegeben werden.

Die Funktion der Übertragungsvorrichtung der vorliegenden Erfindung mit dem vorangehenden Aufbau wird nun zusammen mit der ausführlicheren Erklärung ihrer Hauptkomponenten beschrieben.

Im Betrieb werden die zu Übertragenden Daten D vom Eingangsanschluß 301 des Senders 302 zu der Codierungsschaltung variabler Länge 306 geführt, wo sie in Hauptdaten V und Codelängendaten L codekonvertiert werden. Die Daten V sind Daten fester Länge in bitparalleler Form und werden in ein Codewort variabler Länge C durch Verschieben der führenden L Bits in eine bitserielle Form codekonvertiert. Eine Reihe der Daten V wird in Blöcke geteilt, wobei jeder Datenblock weiter in zwei, eine erste und eine zweite, Gruppen geteilt wird. Die erste Gruppe der Daten V wird in einen Satz von Codewörtern variabler Länge C parallel-seriell umgewandelt, der in einer Reihenfolge vom vorderen Ende eines Datenspeicherfeldes an angeordnet wird. Die zweite Gruppe der Daten V wird in einen weiteren Satz von Codewörtern variab-

ler Länge C ebenfalls parallel-seriell umgewandelt, der dann in einer umgekehrten Reihenfolge vom hinteren Ende des Datenspeicherfeldes an angeordnet wird. Dann wird den in dem Datenspeicherfeld angeordneten Codewörtern variabler Länge C durch die Fehlerkorrektur-Codierungsschaltung 308 ein Fehlerkorrekturcode hinzugefügt. Die Gesamtheit der Datengruppen wird durch die Modulationsschaltung 309 moduliert und auf die Übertragungsleitung 303 übertragen. Die Größe eines Blocks wird so bestimmt, daß die Gesamtzahl der von einer gegebenen Länge der Daten V umgewandelten Bits der Codewörter variabler Länge C kleiner als die Bitlänge des Datenspeicherfeldes ist.

Fig. 4 ist ein Blockschaltbild der Codierungsschaltung variabler Länge 306.

Wie in Fig. 4 gezeigt werden eine Codeumwandlungsschaltung 401 zum Empfangen der Daten D und Liefern der Daten V und der Codelängendaten L, eine Codebits-Berechnungsschaltung 402 zum Bestimmen der Bitlänge jedes Blocks, eine Verzögerungsschaltung 403 zur Zeitsteuerung, eine Steuersignal-Erzeugungsschaltung 404 zum Erzeugen eines Steuersignals CNT1 und eines Identifikationssignals FLAG und eine Einfügungsschaltung für zusätzlichen Code 405 zum Anlegen eines zusätzlichen Codes oder eines Markierungscodes an die Daten V jedes Blocks bereitstellt.

Die Funktion der Codierungsschaltung variabler Länge 306 mit dem vorangehenden Aufbau wird beschrieben.

Die von dem in Fig. 3 gezeigten Anschluß 301 zugeführten Daten D werden durch die Codeumwandlungsschaltung 401 in Daten V umgewandelt. Die Codeumwandlungsschaltung 401 kann ein ROM (Festspeicher) sein, das z.B. Tabelle 1 zur Codeumwandlung trägt und somit nicht nur die vom Eingang D umgewandelten Daten V, sondern auch Daten L liefern kann, die die Codelänge der Codedaten V angeben. Die Bitlänge der Daten V ist fest und gleich der maximalen Bitlänge eines Codewortes variabler Länge. Die Daten V werden in der bitparallelen Form geliefert. Die führenden L Bits der Daten V werden in eine bitserielle Form umgewandelt, die das Codewort variabler Länge C wird. Die Daten V können durch die in Fig. 3 gezeigte Packungsschaltung 307 in ein variabel langes Codewort C mit einer Länge von L Bits umgewandelt werden.

Eine Reihe der Daten V wird durch den Faktor eines Blocks geteilt,

der aus einer gegebenen Zahl der Daten V besteht. Die Mehrzahl der Daten V in jedem Block werden in variabel lange Codewörter C seriell-parallel umgewandelt, die in ein entsprechendes Datenspeicherfeld eingeordnet werden. Wenn $(m-1)$ -te Daten die letzten in einem Block sind, beginnt der folgende Block mit m -ten Daten V . Die ersten Daten V in jedem Block werden durch die Codebits-Berechnungsschaltung 402 bestimmt. In der Codebits-Berechnungsschaltung 402 wird die Codelänge L jedes variabel langen Codeworts C nach den m -ten Daten eine nach der anderen akkumuliert. Wenn die Summe einer $(m+n)$ Anzahl der Daten einen gegebenen Wert übersteigt, bestimmt die Codebits-Berechnungsschaltung $(m+n-1)$ -te Daten als die letzten in dem folgenden Block. Der gegebene Wert wird bestimmt, indem die Bitlänge eines Markierungscodes von der Bitlänge des Datenspeicherfeldes subtrahiert wird. Bei Feststellung des Endes eines Blocks liefert die Codebits-Berechnungsschaltung 402 ein Steuersignal BB , das das Blockende anzeigt. Sowohl die Daten V als auch die Codelängendaten L , die die Verzögerungsschaltung 403 durchlaufen, werden der Einfügungsschaltung für zusätzlichen Code 405 zugeführt, wo als Reaktion auf das Steuersignal BB dem Ende des Blocks ein Markierungscode hinzugefügt wird, und weiter zu der in Fig. 3 gezeigten Packungsschaltung 307 geleitet. Bei Empfang des Steuersignals BB von der Codebits-Berechnungsschaltung 402 erzeugt die Steuersignal-Erzeugungsschaltung 404 ein Steuersignal $CNT1$ zum Aktivieren der Packungsschaltung 307 vor dem Eintreffen der Frontendedaten V des Blocks und, außerdem ein Signal $FLAG$ synchron mit den zwei Daten V und L .

Wenn das Identifikationssignal $FLAG$ 0 ist, gehören die eingeführten Daten V zu der ersten Gruppe, und wenn es 1 ist, gehören sie zu der zweiten Gruppe. Das Signal $FLAG$ wird erzeugt, indem die Frequenz des Übertragungstakts der zwei Daten V und L durch zwei geteilt wird, wodurch jedes ungeradzahlige variabel lange Codewort in dem Block der ersten Gruppe und jedes geradzahlige der zweiten Gruppe zugewiesen werden wird.

Fig. 5 ist ein Blockschaltbild der Packungsschaltung 307.

Wie in Fig. 5 gezeigt werden ein Pufferspeicher 501, der Datenspeicherfelder trägt, ein Registerpaar 502 und 503, in Schalter 504 zum Erzeugen von Adressdaten A beim Auswählen eines der zwei Ausgänge der jeweiligen Register 502 und 503 als Reaktion auf das Signal $FLAG$,

ein Addierer/Subtrahierer 505 zum Durchführen einer Addition, wenn das Signal FLAG 0 ist, und einer Subtraktion, wenn es 1 ist, und eine Steuerschaltung 506 bereitgestellt, die die Register 502 und 503 und den Pufferspeicher 501 nach Maßgabe des Steuersignals CNT1 und des Identifikationssignals FLAG von der Codierungsschaltung variabler Länge 306 steuert.

Die Funktion der Packungsschaltung 307 mit dem vorangehenden Aufbau wird beschrieben.

Die Steuerschaltung 506 wird durch das Steuersignal CNT1 von der Codierungsschaltung variabler Länge 306 aktiviert, um zu beginnen, die Daten V in ein gegebenes Datenspeicherfeld im Pufferspeicher 501 zu packen. Sie beginnt mit dem Laden der Adresse des vorderen und hinteren Endes des Zieldatenspeicherfeldes im Pufferspeicher 501 als Anfangseinstellwerte in die zwei Register 502 und 503.

Das Register 502 trägt eine Schreibstartadresse eines Codewortes C variabler Länge, das durch parallel-serielle Umwandlung von Daten V der danach zu ladenden ersten Gruppe erlangt wird. Das Register 503 trägt eine Schreibstartadresse eines Codewortes C variabler Länge, das durch parallel-seriell Umwandlung von Daten V der danach zu ladenden zweiten Gruppe erlangt wird. Dann wählt der Schalter 504 einen Ausgang des Registers 502, wenn das Signal FLAG 0 ist, oder des Registers 503, wenn es 1 ist, und der Ausgang wird als Adressendaten A bereitgestellt.

Eine Einheit der Daten V wird Wort für Wort parallel-seriell umgewandelt und in das Datenspeicherfeld des Pufferspeichers 501 in einer Folge von Bits von der durch die Adressendaten A angewiesenen Adresse an geschrieben. Während der Schreiboperation jedes Bits wird die Adresse um ein Bit erhöht, wenn das Signal FLAG 0 ist, und um ein Bit herabgesetzt, wenn es 1 ist. Folglich werden die Codewörter variabler Länge C der ersten Gruppe in der vorderen Hälfte des Datenspeicherfeldes von der durch das Register 502 bestimmten Adresse an aufwärts gespeichert, während die Codewörter variabler Länge C der zweiten Gruppe in der hinteren Hälfte von der durch das Register 503 bestimmten Adresse an abwärts gespeichert werden. Der Pufferspeicher 501 enthält außerdem ein Schieberegister zur parallel-seriellen Umwandlung und einen Zähler zum Aufwärts- und Abwärtszählen der Adresse, beide nicht gezeigt, sowie eine Speicherschaltung.

Während eines der Codewörter variabler Länge C in den Pufferspeicher 501 geladen wird, werden die zwei Register 502 und 503 aktualisiert. Genauer, wenn das Signal FLAG 0 ist, wird der Ausgang des Registers 502 durch den Schalter 504 zu dem Addierer/Subtrahierer 505 geführt, wo er zu den Codelängendaten L addiert wird. Eine sich ergebende Summe wird dann in das Register 502 geschrieben. Wenn das Signal FLAG 1 ist, wird der Ausgang des Registers 503 durch den Schalter 504 zu dem Addierer/Subtrahierer 505 geführt, wo er von den Codelängendaten L subtrahiert wird. Ein Subtraktionsergebnis wird dann in das Register 503 geschrieben.

Durch eine Serie von Operationen zum Schreiben der Codewörter variabler Länge und Aktualisieren der Register 502 und 503 werden alle Codewörter variabler Länge C des Blocks in das Datenspeicherfeld geladen. Dann werden die Codewörter variabler Länge C aus dem Datenspeicherfeld Bit für Bit von vorne nach hinten zurückgewonnen und an die Fehlerkorrektur-Codierungsschaltung 308 weitergeleitet.

In dem in Fig. 3 gezeigten Empfänger 304 werden die von der Übertragungsleitung 303 zugeführten Signale durch die Demodulationsschaltung 310 demoduliert, und es folgt die Fehlererkennung und -korrektur in der Fehlerkorrekturschaltung 311. Die Codedaten C von der Fehlerkorrekturschaltung 311 werden durch die Entpackungsschaltung 312 in einem zu dem Vorgang in der Packungsschaltung 307 umgekehrten Vorgang verarbeitet, wobei die Daten V in dem Block von dem Datenspeicherfeld entladen werden. Die Daten V von der Entpackungsschaltung 312 werden dann durch die Decodierungsschaltung variabler Länge 313, wo der umgekehrte Vorgang der Codierung in der Codierungsschaltung variabler Länge 306 durchgeführt wird, in die ursprünglichen Daten D decodiert, die vom Anschluß 305 abgegeben werden.

Fig. 6 ist ein Blockschaltbild der Entpackungsschaltung 312.

Wie in Fig. 6 gezeigt werden ein Pufferspeicher 601, der Datenspeicherfelder trägt, ein Registerpaar 602 und 603, ein Schalter 604 zum Erzeugen von Adressendaten A beim Auswählen eines der zwei Ausgänge der jeweiligen Register 602 und 603 als Reaktion auf das Signal FLAG, ein Addierer/Subtrahierer 605 zum Durchführen einer Addition, wenn das Signal FLAG 0 ist, und einer Subtraktion, wenn es 1 ist, und eine Steuerschaltung 606 bereitgestellt, die die Register 602 und 603 und den Pufferspeicher 601 als Reaktion auf die Eingabe eines Steuersi-

gnals CNT2 und des Identifikationssignals FLAG von der Decodierungsschaltung variabler Länge 313 und der Eingabe/Ausgabe eines Steuersignals CNT3 steuert. Das Steuersignal CNT2 trägt Steuerinformation über eine Fehlerstelle und wird von der Fehlerkorrekturschaltung 311 geliefert. Das Steuersignal CNT3 ist eine Steueranweisung, die zwischen der Entpackungsschaltung 312 und der Decodierungsschaltung variabler Länge 313 ausgetauscht wird.

Die Funktion der Entpackungsschaltung 312 mit dem vorangehenden Aufbau wird beschrieben.

Wie in Fig. 6 gezeigt werden die Codewörter variabler Länge C von der Fehlerkorrekturschaltung 311 Bit für Bit von vorne nach hinten in das Datenspeicherfeld des Pufferspeichers 601 geladen.

Nachdem die Schreiboperation beendet ist, wird mit dem Entpacken oder Rückgewinnen der Codewörter variabler Länge C aus dem Datenspeicherfeld im Pufferspeicher 601 begonnen. Gleichzeitig sendet die Steuerungsschaltung 606 das Steuersignal CNT3, um die Decodierungsschaltung variabler Codelänge 313 zu starten.

Zuerst werden die Adressen des Anfangs und des Endes des Zieldatenspeicherfeldes im Pufferspeicher 601 als Ausgangseinstellungen in die zwei Register 602 und 603 geladen.

Das Register 602 trägt eine Lesestartadresse eines Codewortes variabler Länge C der später zurückzugewinnenden ersten Gruppe. Das Register 603 trägt eine Lesestartadresse eines Codewortes variabler Länge C der später zurückzugewinnenden zweiten Gruppe. Der Schalter 604 wählt dann einen Ausgang des Registers 602, wenn das Signal FLAG 0 ist, oder des Registers 603, wenn es 1 ist, und der Ausgang wird als Adressendaten A abgegeben.

Im Pufferspeicher 601 wird die maximale Wortlänge eines Codewortes variabler Länge C Bit für Bit aus der durch die Daten A angewiesenen Adresse im Datenspeicherfeld gelesen und in Wortdaten V parallelseriell umgewandelt. Während der Leseoperation jedes Bits wird die Adresse um ein Bit erhöht, wenn das Signal FLAG 0 ist, und um ein Bit herabgesetzt, wenn es 1 ist. Folglich werden die Codewörter variabler Länge C der ersten Gruppe von der vorderen Hälfte des Datenspeicherfeldes von der durch das Register 602 bestimmten Adresse an aufwärts wiedergewonnen, während die Codewörter variabler Länge C der zweiten

Gruppe von der hinteren Hälfte von der durch das Register 603 bestimmten Adresse an abwärts wiedergewonnen werden. Der Pufferspeicher 601 enthält außerdem ein Schieberegister zur seriell-parallelen Umwandlung und einen Zähler zum Aufwärts- und Abwärtszählen der Adresse, beide nicht gezeigt, sowie eine Speicherschaltung.

Die rückgewonnenen Wortdaten V werden zu der Decodierungsschaltung variabler Länge 313 geführt, wo sie in die Codelängendaten L decodiert werden. Folglich wird die Lesestartadresse für später zurückzugewinnende Codewörter variabler Länge C durch den folgenden Vorgang in die zwei Register 602 und 603 gesetzt werden. Wenn das Signal FLAG 0 ist, wird der Ausgang des Registers 602 durch den Schalter 604 zu dem Addierer/Subtrahierer 605 geführt, wo er zu den Codelängendaten L addiert wird. Eine sich ergebende Summe wird dann in das Register 602 geschrieben. Wenn das Signal FLAG 1 ist, wird der Ausgang des Registers 603 durch den Schalter 604 zu dem Addierer/Subtrahierer 605 geführt, wo er von den Codelängendaten L subtrahiert wird. Ein Subtraktionsergebnis wird dann in das Register 603 geschrieben.

Durch eine Serie von Operationen zum Lesen der Codewörter variabler Länge und Aktualisieren der Register 602 und 603 werden alle Codewörter variabler Länge C des Blocks aus dem Datenspeicherfeld zurückgewonnen. Die Leseoperation wird durch das Steuersignal CNT3 von der Decodierungsschaltung variabler Codelänge 313 beendet.

Fig. 7 ist ein Blockschaltbild der Decodierungsschaltung variabler Codelänge 313.

Wie in Fig. 7 gezeigt werden eine Codeumkehr-Umwandlungsschaltung 701 zum Erzeugen von Codelängendaten L und decodierter Daten D aus den von der in Fig. 3 gezeigten Entpackungsschaltung 312 gelieferten Daten V, eine Steuersignal-Erzeugungsschaltung 702 zum Erzeugen eines Identifikationssignals FLAG und eines Steuersignals CNT4 als Reaktion auf die Eingabe eines Markierungssignals und die Eingabe/Ausgabe des Steuersignals CNT3, eine Entfernungsschaltung für zusätzliche Daten 703, die bei Erfassung von dem Markierungscode decodierter zusätzlicher Daten das Markierungssignal erzeugt und die zusätzlichen Daten entfernt, und eine Verschiebungsschaltung 704 zum Einfügen eines von angrenzenden Daten gewonnenen Interpolationswertes anstelle von Daten, die infolge eines Übertragungsfehlers nicht wiedergegeben werden, bereitgestellt.

Die Funktion der Decodierungsschaltung variabler Codelänge 313 mit dem vorangehenden Aufbau wird beschrieben.

Die in Fig. 7 gezeigte Steuersignal-Erzeugungsschaltung 702 erzeugt aus einem Übertragungstakt der Daten V ein Signal FLAG. Wenn das Signal FLAG durch ein Flipflop, das für jeden Block initialisiert wird, die Frequenz des Übertragungstaktes zu teilen, erzeugt wird, werden Daten V der ersten Gruppe und Daten V der zweiten Gruppe abwechselnd von der in Fig. 3 gezeigten Entpackungsschaltung 312 geliefert. Ein Satz der Daten V wird mit den Daten V von der in Fig. 3 gezeigten Codierungsschaltung 306 identisch sein.

Wenn die Anwesenheit eines Fehlers, der nicht korrigiert werden kann, in einer der zwei Gruppen des Codewortblocks variabler Länge erkannt wird, wird die Rückgewinnung der weiteren Codewörter variabler Länge nach der Fehlerstelle in der Gruppe unterbrochen. Die Steuersignal-Erzeugungsschaltung 702 liefert dann das Signal FLAG, das die Rückgewinnung von Codewörtern variabler Länge aus der anderen Gruppe befiehlt.

Die Daten V von der in Fig. 3 gezeigten Entpackungsschaltung 312 werden durch die Codeumkehr-Umwandlungsschaltung 701 in Codelängendaten L und die decodierten Daten D umgewandelt. Die Codeumkehr-Umwandlungsschaltung 701 kann ein ROM (Festspeicher) sein, der z.B. die Tabelle 2 zur Datenumwandlung trägt. Die Codelängendaten L werden in der Entpackungsschaltung 312 wie vorangehend beschrieben verwendet.

Alle Daten D von der Codeumkehr-Umwandlungsschaltung 701 werden durch die Entfernungsschaltung für zusätzliche Daten 703 mit den von dem Markierungscode decodierten zusätzlichen Daten verglichen und werden entfernt, wenn sie mit diesen identisch sind. Dies ist, weil der Markierungscode zum Zweck der Kennzeichnung der Grenze zwischen den zwei Codewortgruppen variabler Länge in dem Block bereitgestellt wird und nach dem Decodieren nicht mehr benötigt wird.

Die Entfernungsschaltung für zusätzliche Daten 703 erzeugt das Markierungssignal, wenn sie die zusätzlichen Daten erkennt. Die Steuersignal-Erzeugungsschaltung 702 liefert bei Empfang des Markierungssignals das Steuersignal CNT3 an die Entpackungsschaltung 312 zum Beenden des Lesens der Daten V. Als Folge können die Codewörter variabler Länge durch die Entpackungsschaltung 312 aus dem Datenspeicher-

feld vollständig zurückgewonnen werden, wenn kein Fehler auftritt.

Die Daten D von der Entfernungsschaltung für zusätzliche Daten 703 werden von der Verschleierungsschaltung 704 direkt entlassen, wenn kein Fehler im Datenspeicherfeld vorhanden ist. Wenn ein Fehler eine erfolglose Rückgewinnung verursacht, wird ein von den angrenzenden Daten gewonnener Interpolationswert anstelle der Daten verwendet, die nicht wiedergegeben werden können.

Wie oben dargelegt erlaubt es die vorliegende Erfindung, einen Satz der Codewörter variabler Länge in einer solchen einzelnen Anordnung, wie z.B. in Fig. 2-b gezeigt, zu übertragen, daß beim Vorhandensein eines Übertragungsfehlers mehr Codewörter variabler Länge als beim Stand der Technik richtig decodiert werden können.

Es versteht sich, daß die Anordnung der Komponenten zur Durchführung der erfindungsgemäßen Übertragung von Codewörtern variabler Länge modifiziert und verändert werden wird und nicht auf die der Ausführung beschränkt ist.

Das Teilen der in einem Datenspeicherfeld angeordneten Codewörter variabler Länge in zwei Gruppen wird auch durch andere Verfahren als das vorangehende durchgeführt werden. Z.B. kann das Teilen in zwei Gruppen (z.B. in bezug auf die Reihenfolge und Anzahl von Datenbits) bezüglich der Fehlerstelle, einer Vorbelastung in der Fehlerhäufigkeit und der Wichtigkeit jedes Codewortes durchgeführt werden.

Es ist außerdem möglich, daß das Datenspeicherfeld an einer gegebenen Stelle Codes fester Länge zusätzlich zu den Codewörtern variabler Länge enthält.

Das Datenspeicherfeld kann eine vorbestimmte Datenmenge innerhalb einer Begrenzung aufnehmen, und sein Speichervermögen kann verändert werden. Außerdem braucht das Datenspeicherfeld nicht mit der physikalischen Ausdehnung eines Datenspeicherfeldes in einem gegebenen Übertragungsformat übereinzustimmen (z.B. der Datenbereich in einem Paket zur Paketdatenübertragung oder in einem Sektor eines plattenförmigen Mediums).

Für ein Übertragungsformat, bei dem Daten fester Länge in einen gegebenen Bereich einer Datenspeichereinheit g laden werden, wird das Datenspeicherfeld der vorliegenden Erfindung als eine Reihe von Be-

reichen festgelegt, die sich durch Beseitigen der Bereiche der Daten fester Länge von den Datenspeichereinheiten ergeben.

91 303 349.4

MATSUSHITA ELECTRIC INDUSTRIAL CO., LTD.

Ansprüche

1. Verfahren zur Übertragung von zwei Gruppen von Codewörtern variabler Länge, die in ein Datenspeicherfeld mit einer gegebenen Bitlänge eingeordnet werden, umfassend:

einen ersten Schritt zum Einordnen der Codewörter variabler Länge der ersten Gruppe in das Datenspeicherfeld in einer Reihenfolge vom vorderen Ende zum hinteren Ende hin und

einen zweiten Schritt zum Einordnen der Codewörter variabler Länge der zweiten Gruppe in das Datenspeicherfeld in einer umgekehrten Reihenfolge vom hinteren Ende zum vorderen Ende hin.

2. Verfahren nach Anspruch 1, bei dem wenigstens einer der zwei Schritte eins und zwei ein Vorgehen aufweist, das zu dem Ende einer Gruppe ein Codewort hinzufügt, das eine Grenze zwischen den zwei Codewortgruppen variabler Länge bezeichnet.

3. Verfahren nach Anspruch 1, bei dem wenigstens einer der zwei Schritte eins und zwei ein Vorgehen aufweist, das einen freien Raum von S Bits ($S > 0$) in dem Datenspeicherfeld mit Pseudodaten füllt, die aus den führenden S Bits eines Codewortes variabler Länge, das eine Bitlänge größer als S Bits besitzt, gebildet werden.

4. Verfahren zur Übertragung von Codewörtern variabler Länge, die in ein Datenspeicherfeld mit einer gegebenen Bitlänge eingeordnet werden, umfassend:

einen Schritt zum Teilen der Codewörter variabler Länge in zwei Gruppen;

einen ersten Schritt zum Einordnen der Codewörter variabler Länge der ersten Gruppe in das Datenspeicherfeld in einer Reihenfolge vom vorderen Ende zum hinteren Ende hin und

einen zweiten Schritt zum Einordnen der Codewörter variabler Länge der zweiten Gruppe in das Datenspeicherfeld in einer umgekehrten Reihen-

folge vom hinteren Ende zum vorderen Ende hin.

5. Verfahren nach Anspruch 4, bei dem wenigstens einer der zwei Schritte eins und zwei ein Vorgehen aufweist, das zu dem Ende einer Gruppe ein Codewort hinzufügt, das eine Grenze zwischen den zwei Codewortgruppen variabler Länge bezeichnet.
6. Verfahren nach Anspruch 4, bei dem wenigstens einer der zwei Schritte eins und zwei ein Vorgehen aufweist, das einen freien Raum von S Bits ($S > 0$) in dem Datenspeicherfeld mit Pseudodaten füllt, die aus den führenden S Bits eines Codewortes variabler Länge, das eine Bitlänge größer als S Bits besitzt, gebildet werden.
7. Verfahren nach Anspruch 4, bei dem der Schritt zum Teilen der Codewörter variabler Länge in zwei Gruppen so arbeitet, daß die zwei Gruppen in der Bitmenge einander nahezu gleich sind.
8. Verfahren nach Anspruch 4, bei dem der Schritt zum Teilen der Codewörter variabler Länge in zwei Gruppen so arbeitet, daß die zwei Gruppen in der Codewortmenge einander nahezu gleich sind.
9. Verfahren nach Anspruch 4, bei dem der Schritt zum Teilen der Codewörter variabler Länge in zwei Gruppen ein Vorgehen aufweist, das die Codewörter variabler Länge in Wörtern umbildet.

TABELLE 1
CODEUMWANDLUNGSTABELLE

EINGANG	AUSGANG									
D	L		V							
0 0 0	0 0	1	0	x	x	x	x	x	x	x
0 0 1	0 1	0	1	0	x	x	x	x	x	x
0 1 0	0 1	1	1	1	0	x	x	x	x	x
0 1 1	1 0	0	1	1	1	0	x	x	x	x
1 0 0	1 0	1	1	1	1	1	0	x	x	x
1 0 1	1 1	0	1	1	1	1	1	0	x	x
1 1 0	1 1	1	1	1	1	1	1	1	0	0
1 1 1	1 1	1	1	1	1	1	1	1	1	1

D: DURCH CODIERUNG VARIABLER
LÄNGE ZU VERARBEITENDE DATEN

L: LÄNGE DES CODES VARIABLER
LÄNGE

V: DATEN

X: OHNE BEDEUTUNG

DIGITS IN BINÄRDARSTELLUNG
LINKES ENDE STELLT EIN MSB (HÖCHSTWERTIGES BIT) DAR

TABELLE 2
CODEUMKEHR-UMWANDLUNGSTABELLE

EINGANG	AUSGANG									
V	L		D							
0 x x x x x x	0 0	1	0	0	0	0	0	0	0	0
1 0 x x x x x	0 1	0	0	0	0	1	0	0	0	1
1 1 0 x x x x	0 1	1	0	1	0	1	0	1	0	1
1 1 1 0 x x x	1 0	0	0	0	1	1	1	0	1	1
1 1 1 1 0 x x	1 0	1	1	0	1	1	0	0	0	0
1 1 1 1 1 0 x	1 1	0	1	0	1	0	1	0	1	1
1 1 1 1 1 1 0	1 1	1	1	1	1	1	1	1	0	0
1 1 1 1 1 1 1	1 1	1	1	1	1	1	1	1	1	1

D: DECODIERTE DATEN

L: LÄNGE DES CODES VARIABLER
LÄNGE

V: DATEN, DIE UMGEKEHRT UMZU-
WANDELN SIND

X: OHNE BEDEUTUNG

FIG. 1
STAND DER TECHNIK

x : FEHLERSTELLE
--> : LADERICHTUNG VON CODEWÖRTERN VARIABLER LÄNGE

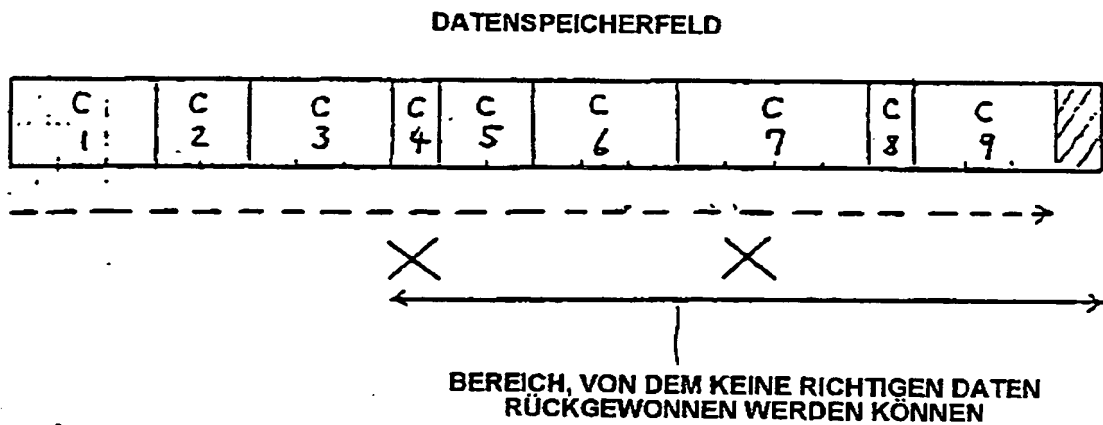


FIG. 2

- x : FEHLERSTELLE
 - - > : LADERICHTUNG VON CODEWÖRTERN VARIABLER LÄNGE DER ERSTEN GRUPPE
 < - - - : LADERICHTUNG VON CODEWÖRTERN VARIABLER LÄNGE DER ZWEITEN GRUPPE

Fig.2-a DATENSPEICHERFELD

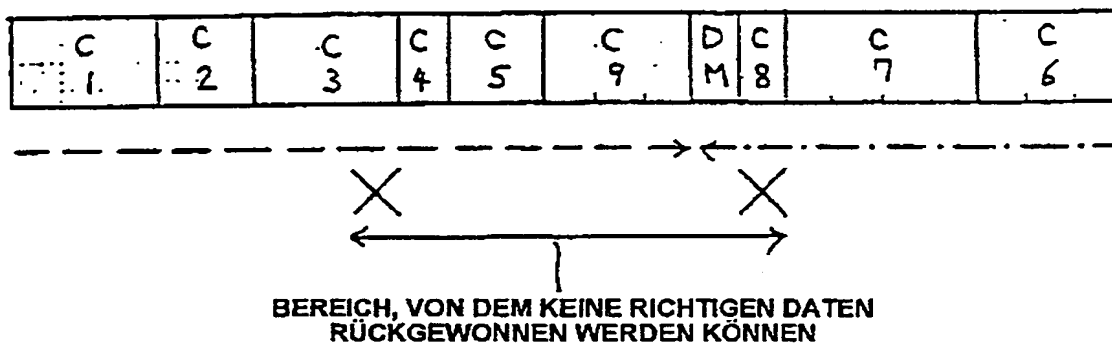


Fig.2-b DATENSPEICHERFELD

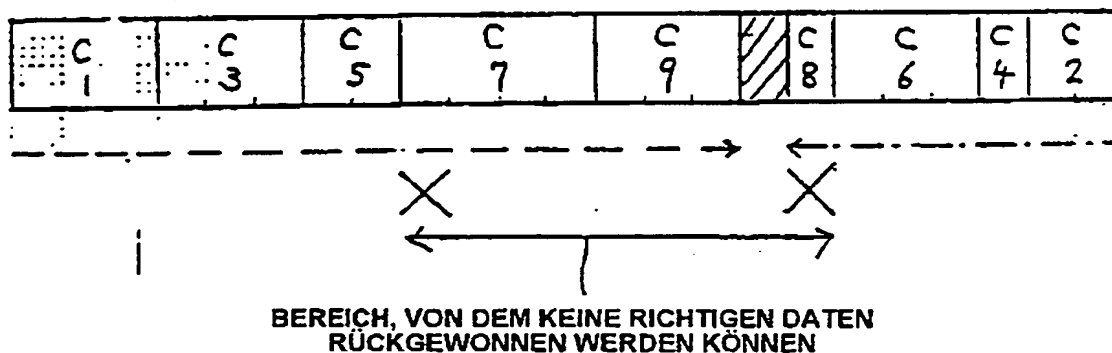


FIG. 3

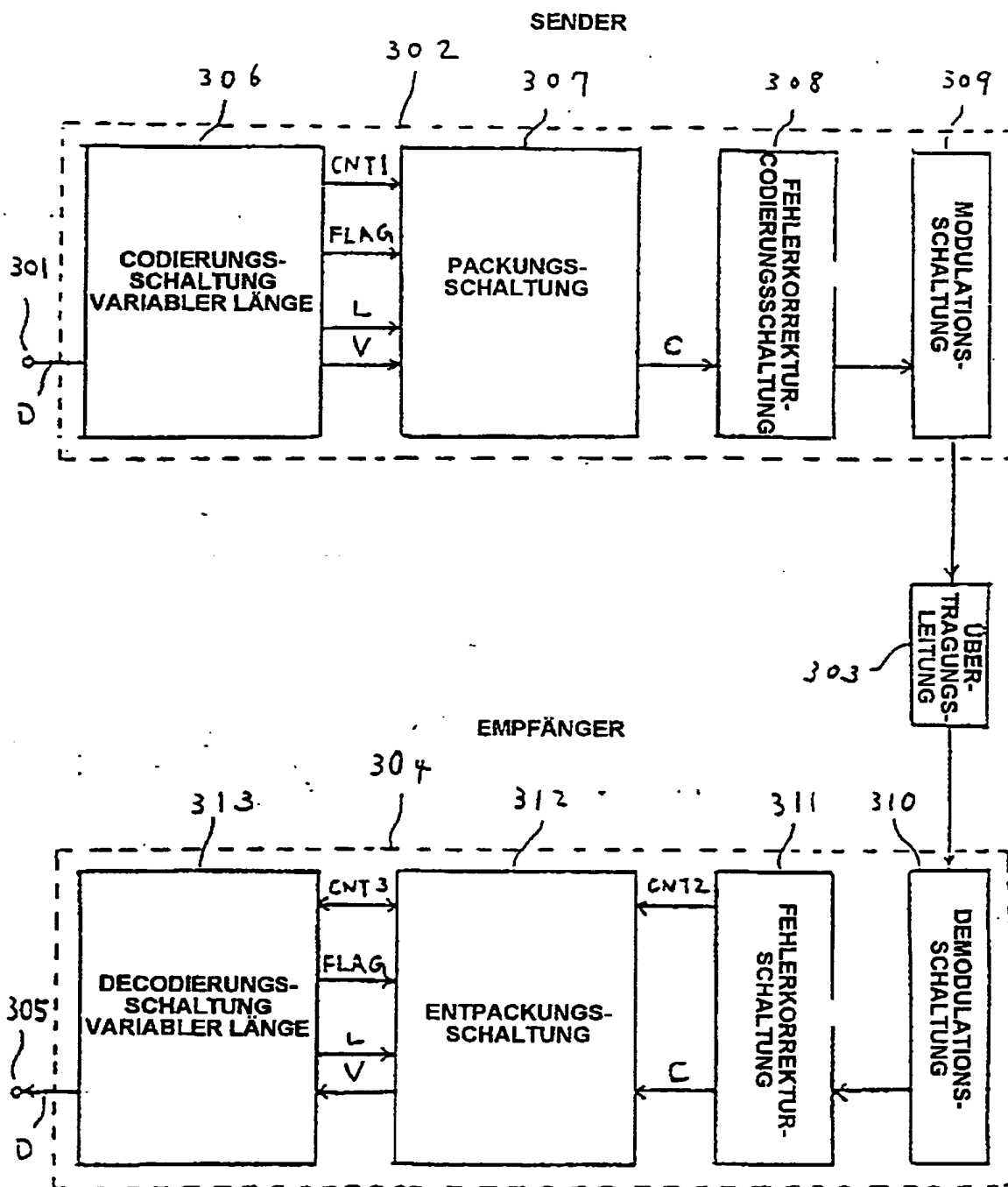


FIG. 4
CODIERUNGSSCHALTUNG VARIABLER LÄNGE

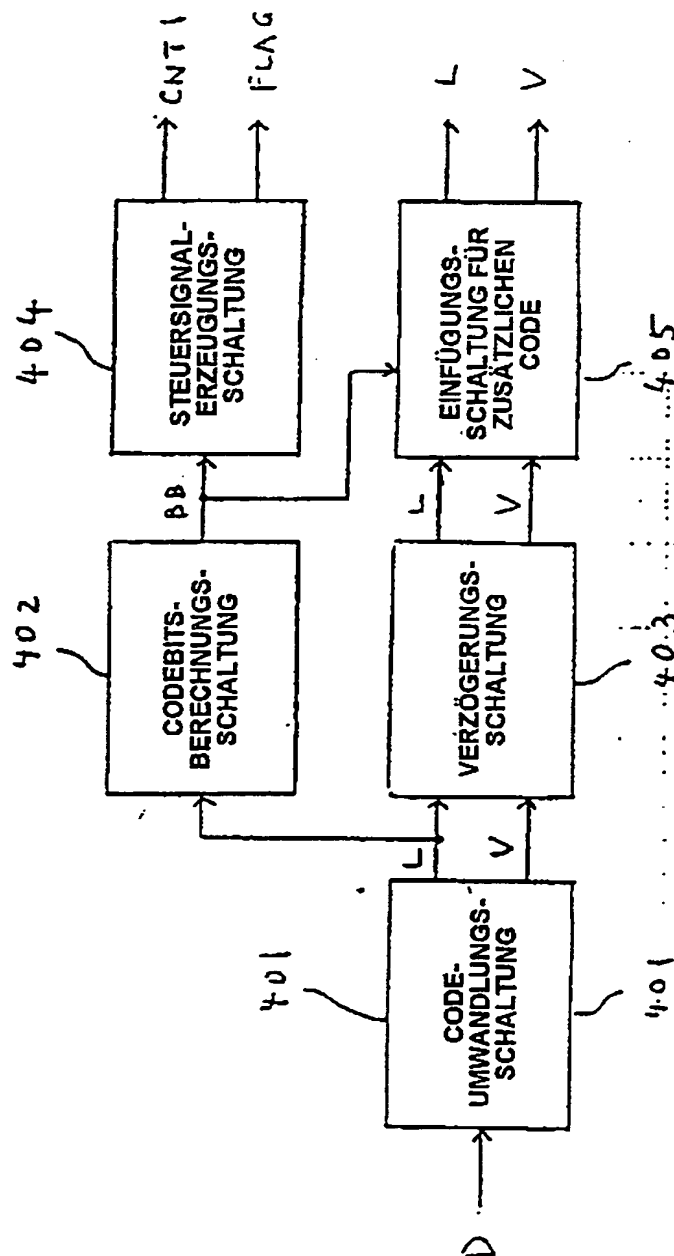


FIG. 5
PACKUNGSSCHALTUNG

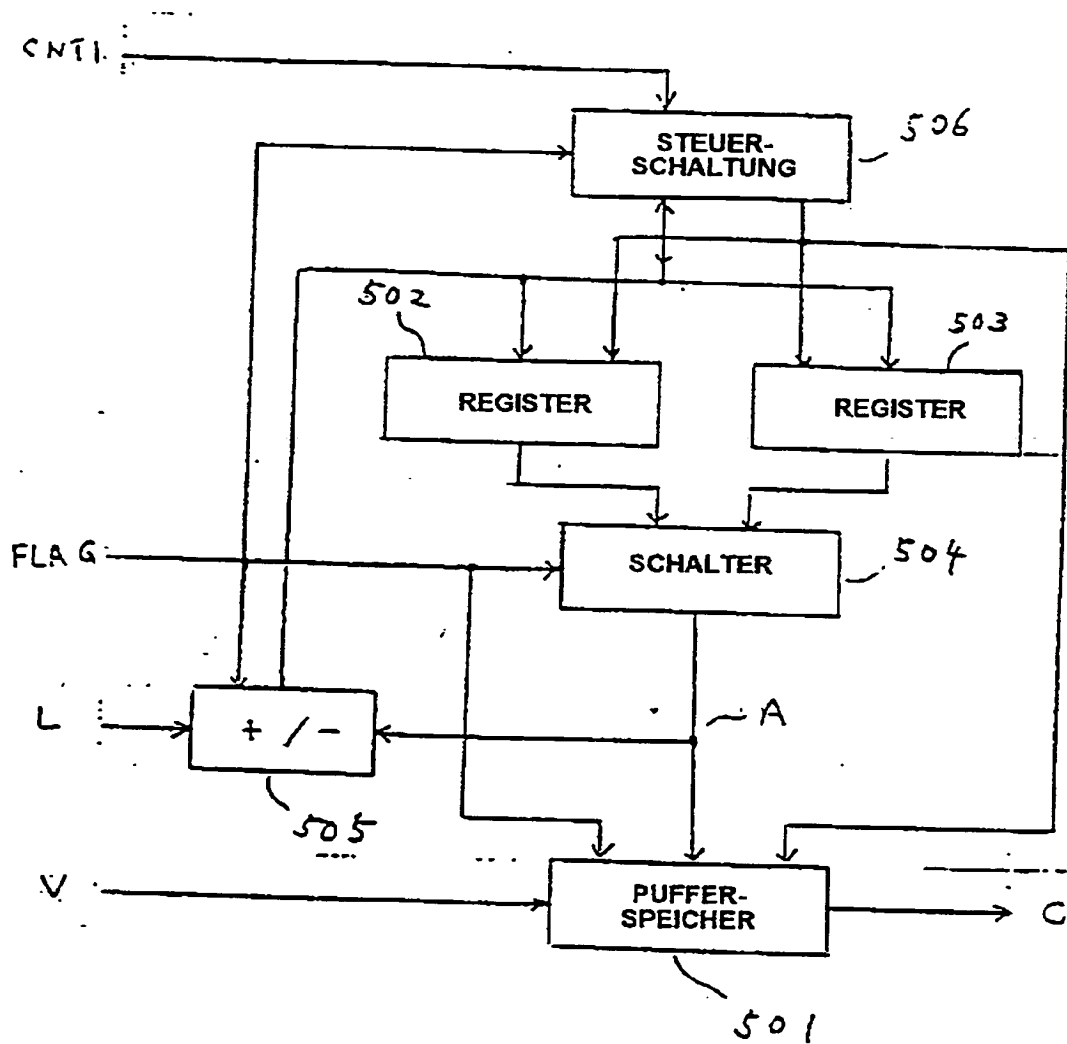


FIG. 6
ENTPACKUNGSSCHALTUNG

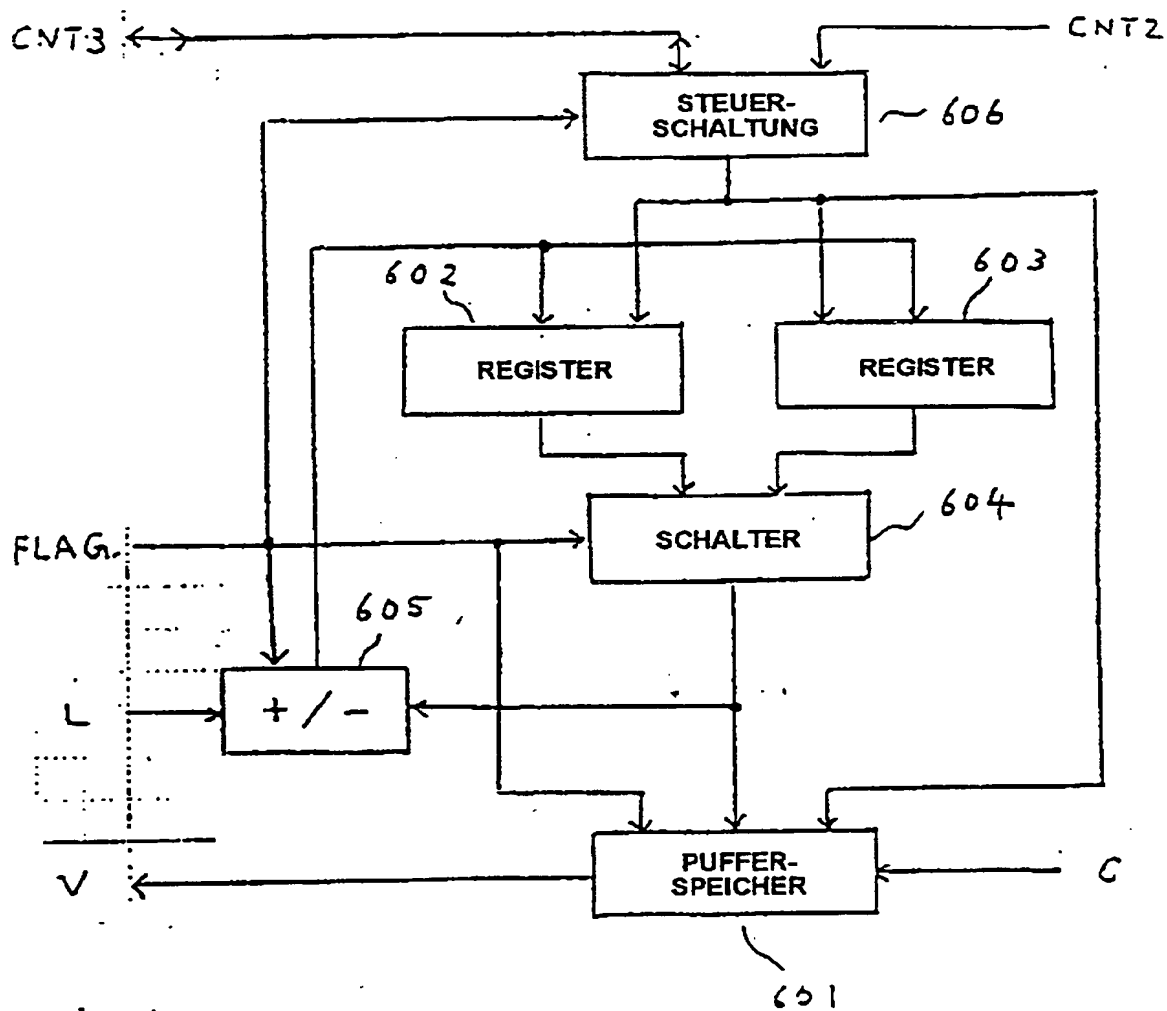


FIG. 7
DECODIERUNGSSCHALTUNG VARIABLER CODELÄNGE

